



2622
#3

862.C2096

PATENT APPLICATION

IN THE UNITED STATES PATENT AND TRADEMARK OFFICE

In re Application of:)
EIJI OHARA) : Examiner: Unassigned
Application No.: 09/768,329 ') : Group Art Unit: Unassigned
Filed: January 25, 2001.) :
For: IMAGE PROCESSING APPARATUS) April 20, 2001
AND METHOD :)

The Commissioner For Patents
Washington, D.C. 20231

RECEIVED
APR 25 2001
Technology Center 2600

CLAIM TO PRIORITY

Sir:

Applicant hereby claims priority under the
International Convention and all rights to which he is
entitled under 35 U.S.C. § 119 based upon the following
Japanese Priority Application:

2000-022963, filed January 31, 2000.

A certified copy of the priority document is
enclosed.

Handwritten signature

Applicant's undersigned attorney may be reached in our Washington, D.C. office by telephone at (202) 530-1010. All correspondence should be directed to our below-listed address.

Respectfully submitted,



Attorney for Applicant

Registration No. 36,570

FITZPATRICK, CELLA, HARPER & SCINTO
30 Rockefeller Plaza
New York, New York 10112-3801
Facsimile: (212) 218-2200

BLK/fdb

EIJI OHARA
Appln. No. 09/768,329

(translation of the front page of the priority document of
Japanese Patent Application No. 2000-022963)

PATENT OFFICE
JAPANESE GOVERNMENT

This is to certify that the annexed is a true copy of the
following application as filed with this Office.

Date of Application: January 31, 2000

Application Number : Patent Application 2000-022963

Applicant(s) : Canon Kabushiki Kaisha

RECEIVED
APR 25 2001
Technology Center 2600

February 23, 2001

Commissioner,
Patent Office

Kouzo OIKAWA

Certification Number 2001-3010924



日 本 国 特 許 庁
PATENT OFFICE
JAPANESE GOVERNMENT

別紙添付の書類に記載されている事項は下記の出願書類に記載されている事項と同一であることを証明する。

This is to certify that the annexed is a true copy of the following application as filed with this Office.

出 願 年 月 日

Date of Application:

2000年 1月31日

出 願 番 号

Application Number:

特願2000-022963

出 願 人

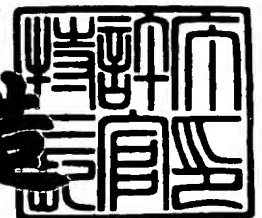
Applicant (s):

キヤノン株式会社

2001年 2月23日

特許庁長官
Commissioner,
Patent Office

及 川 耕 造



出証番号 出証特2001-3010924

【書類名】 特許願

【整理番号】 4158136

【提出日】 平成12年 1月31日

【あて先】 特許庁長官殿

【国際特許分類】 G06F 15/62

【発明の名称】 画像処理装置及び画像処理方法

【請求項の数】 9

【発明者】

 【住所又は居所】 東京都大田区下丸子3丁目30番2号 キヤノン株式会社
社内

 【氏名】 大原 栄治

【特許出願人】

 【識別番号】 000001007

 【氏名又は名称】 キヤノン株式会社

【代理人】

 【識別番号】 100076428

 【弁理士】

 【氏名又は名称】 大塚 康徳

 【電話番号】 03-5276-3241

【選任した代理人】

 【識別番号】 100101306

 【弁理士】

 【氏名又は名称】 丸山 幸雄

 【電話番号】 03-5276-3241

【手数料の表示】

 【予納台帳番号】 003458

 【納付金額】 21,000円

【提出物件の目録】

 【物件名】 明細書 1

特 2 0 0 0 - 0 2 2 9 6 3

【物件名】 図面 1

【物件名】 要約書 1

【包括委任状番号】 9704672

【プルーフの要否】 要

【書類名】 明細書

【発明の名称】 画像処理装置及び画像処理方法

【特許請求の範囲】

【請求項 1】

画像データが特定画像であるか否かを複数種類の判定処理を用いて判定する判定手段と、

前記判定手段の判定結果に応じて、前記画像データの処理を制御する制御手段と、

を備え、

前記判定手段は、少なくとも、前記画像データに特定の電子透かし情報が埋め込まれているか否かの判定処理を行なうことを特徴とする画像処理装置。

【請求項 2】

前記判定手段は、少なくとも、前記画像データから得られた特徴と、予め設定された特定画像の特徴との類似度を判定する判定処理を行なうことを特徴とする請求項 1 に記載の画像処理装置。

【請求項 3】

前記判定手段が行なう前記複数種類の判定処理のうち、任意の判定処理を選択可能であることを特徴とする請求項 1 又は 2 に記載の画像処理装置。

【請求項 4】

前記判定手段が行なう前記複数種類の判定処理の順序を設定可能であることを特徴とする請求項 1、2 又は 3 に記載の画像処理装置。

【請求項 5】

前記判定手段は、前記複数種類の判定処理のうち、何れかひとつの判定処理により、入力画像が特定画像であると判定された場合は、その他の判定処理を行わないことを特徴とする請求項 1 乃至 4 のいずれかに記載の画像処理装置。

【請求項 6】

前記判定手段は、前記複数種類の判定処理のうち、第 1 の判定処理により、入力画像が特定画像であると判定された場合のみ、第 2 の判定処理を行うことを特徴とする請求項 1 乃至 5 のいずれかに記載の画像処理装置。

【請求項 7】

制御手段は、入力手段より入力された画像データが特定画像であった場合、画像データの記憶手段への記憶を禁止する制御、画像データに修正処理を行って記憶手段へ記憶する制御、記憶手段に一旦記憶した画像データを消去する制御、記憶手段に一旦記憶した画像データに修正処理を行って再度記憶する制御のうち何れかの制御を行うことを特徴とする請求項 1 乃至 6 のいずれかに記載の画像処理装置。

【請求項 8】

画像データが特定画像であるか否かを複数種類の判定処理を用いて判定する判定工程と、

前記判定工程の判定結果に応じて、前記画像データの処理を制御する制御工程と、

を有し、

前記判定工程は、少なくとも、前記画像データに特定の電子透かし情報が埋め込まれているか否かの判定処理を行なうことを特徴とする画像処理方法。

【請求項 9】

特定画像を処理可能な画像処理プログラムを格納したコンピュータ可読メモリであって、

前記画像処理プログラムは、

画像データが特定画像であるか否かを複数種類の判定処理を用いて判定する判定工程のプログラムコードと、

前記判定工程の判定結果に応じて、前記画像データの処理を制御する制御工程のプログラムコードと、

を含み、

前記判定工程のプログラムコードは、少なくとも、前記画像データに特定の電子透かし情報が埋め込まれているか否かの判定処理プログラムコードを含むことを特徴とするコンピュータ可読メモリ。

【発明の詳細な説明】

【 0 0 0 1 】

【発明の属する技術分野】

本発明は、画像処理装置及び画像処理方法に関するものである。

【0002】

【従来の技術】

近年において、例えば複写機の高画質化やカラー化に伴い、有価証券や紙幣等の本来複写されるべきでない原稿についての偽造の危険が生じている。

【0003】

【発明が解決しようとする課題】

しかしながら、近年、有価証券や紙幣等の本来複写されるべきでない原稿は多岐にわたり、判定は困難である。しかも誤判定することなく、精度良く判定する必要がある。更に、これらの特定の原稿の判定が原因で、他の問題のない原稿の複写のスピードが大幅に低下することは望ましくない。

【0004】

そこで、本発明は、確実に、かつ迅速に偽造行為を防止することができる画像入出力処理装置及び画像処理方法を提供することを目的とする。

【0005】

【課題を解決するための手段】

上記目的を達成するため、本発明にあっては、

画像データが特定画像であるか否かを複数種類の判定処理を用いて判定する判定手段と、

前記判定手段の判定結果に応じて、前記画像データの処理を制御する制御手段と、

を備えることを特徴とする。

【0006】

前記判定手段は、少なくとも、前記画像データに特定の電子透かし情報が挿入されているかの判定処理を行なうことを特徴とする。

【0007】

前記判定手段は、少なくとも、前記画像データから得られた特徴と、予め設定された特定画像の特徴との類似度を判定する判定処理を行なうことを特徴とする

【 0 0 0 8 】

前記判定手段が行なう前記複数種類の判定処理のうち、任意の判定処理を選択可能であることを特徴とする。

【 0 0 0 9 】

前記判定手段が行なう前記複数種類の判定処理の順序を設定可能であることを特徴とする。

【 0 0 1 0 】

前記判定手段は、前記復習種類の判定処理のうち、何れかひとつの判定処理により、入力画像が特定画像であると判定された場合は、その他の判定処理を行わないことを特徴とする。

【 0 0 1 1 】

前記判定手段は、前記複数種類の判定処理のうち、第 1 の判定処理により、入力画像が特定画像であると判定された場合のみ、第 2 の判定処理を行うことを特徴とする。

【 0 0 1 2 】

制御手段は、入力手段より入力された画像データが特定画像であった場合、画像データの記憶手段への記憶を禁止する制御、画像データに修正処理を行って記憶手段へ記憶する制御、記憶手段に一旦記憶した画像データを消去する制御、記憶手段に一旦記憶した画像データに修正処理を行って再度記憶する制御のうち何れかの制御を行うことを特徴とする。

【 0 0 1 3 】

本発明に係る画像処理方法は、

画像データが特定画像であるか否かを複数種類の判定処理を用いて判定する判定工程と、

前記判定工程の判定結果に応じて、前記画像データの処理を制御する制御工程と、

を有し、

前記判定工程は、少なくとも、前記画像データに特定の電子透かし情報が埋め

こまれているか否かの判定処理を行なうことを特徴とする。

【 0 0 1 4 】

本発明に係るコンピュータ可読メモリは、

特定画像を処理可能な画像処理プログラムを格納したコンピュータ可読メモリであって、

前記画像処理プログラムは、

画像データが特定画像であるか否かを複数種類の判定処理を用いて判定する判定工程のプログラムコードと、

前記判定工程の判定結果に応じて、前記画像データの処理を制御する制御工程のプログラムコードと、

を含み、

前記判定工程のプログラムコードは、少なくとも、前記画像データに特定の電子透かし情報が埋め込まれているか否かの判定処理プログラムコードを含むことを特徴とする。

【 0 0 1 5 】

【発明の実施の形態】

以下に、図面を参照して、この発明の好適な実施の形態を例示的に詳しく説明する。ただし、この実施の形態に記載されている構成要素の相対配置、数式、数値等は、特に特定の記載がない限りは、この発明の範囲をそれらのみに限定する趣旨のものではない。また、この中で、「特定画像」とは、有価証券や紙幣等の本来複写されるべきでない画像をいうものとする。

【 0 0 1 6 】

(第 1 の実施の形態)

図 1 は、本発明の第 1 の実施の形態としての画像入出力処理装置 1 0 0 の概略構成を示すブロック図である。

【 0 0 1 7 】

〔装置構成〕

画像入出力処理装置 1 0 0 は、図のように、原稿上の画像を読取るスキャナ回路 1 0 1 と、PDLデータの解読を行なうPDL回路 1 0 4 と、スキャナ回路 1

01及びPDL回路104の各出力が供給される入出力制御回路107と、公衆回線に接続されたファクシミリ回路103と、ホストコンピュータ（以下、単にホストと言う）106との間でデータを入出力するインターフェース回路105と、画像データを一時的に記憶するバッファメモリ回路108と、画像データの圧縮伸長を行なう圧縮伸長回路109と、読込んだ画像データの種類を判定する判定回路111とを備えている。

【0018】

そして、入出力制御回路107にはプリンタ装置102が接続され、圧縮伸長回路109には記憶装置110が接続されている。

【0019】

また、画像入出力処理装置100は、MMI（マンマシンインターフェース）回路114と、ROM113と、判定回路111、MMI回路114及びROM113の各出力が供給されるシステム制御回路112とを備えており、システム制御回路112の出力は、入出力制御回路107に供給される。

【0020】

画像入出力処理装置100には、スキャナ回路101により取り込まれた画像データや、ファクシミリ回路103により受信された画像データ、或いは、PDL回路104により得られた画像データが入力される。

【0021】

スキャナ回路101は、原稿上をスキャンして読み取られた画像データを入出力制御回路107に供給する。また、ファクシミリ回路103は、画像データの送受信が可能なものであり、受信した画像データを入出力制御回路107に供給する。また、PDL回路104は、ホスト106で生成されインターフェース回路105を介して伝送されてきたPDLデータをビットマップ画像に展開する。ここで、インターフェース回路105は、PDL回路104へのPDLデータの供給、入出力制御回路107とのデータの授受を行うと共に、ホスト106と画像データの双方向通信をも行うものである。

【0022】

入出力制御回路107は、バッファメモリ回路108との画像データの書込及

び読出動作の制御、及び圧縮伸長回路 1 0 9 を介して記憶装置 1 1 0 との画像データの書込及び読出動作の制御等を行うことで、スキャナ回路 1 0 1 やファクシミリ回路 1 0 3、或いは PDL 回路 1 0 4 から供給された画像データをバッファメモリ回路 1 0 8 に記憶すると共に、圧縮伸長回路 1 0 9 を介して MO（光磁気ディスク）ドライブやハードディスク等からなる記憶装置 1 1 0 に蓄積する。また、入出力制御回路 1 0 7 は、供給された画像データを判定回路 1 1 1 に供給する。

【 0 0 2 3 】

判定回路 1 1 1 は、電子透かし検出部 1 1 1 a と特徴抽出部 1 1 1 b とを含み、入出力制御回路 1 0 7 からの画像データが特定画像であるか否かを判定し、その判定結果をシステム制御回路 1 1 2 に供給する。

【 0 0 2 4 】

システム制御回路 1 1 2 は、CPU 等からなり、操作部等の MMI 回路 1 1 4 により行われた画像入出力処理装置 1 0 0 に関する各種設定、及び ROM 1 1 3 に予め記憶された処理プログラムに従って、画像入出力処理装置 1 0 0 全体の動作制御を行うものである。特に、システム制御回路 1 1 2 は、判定回路 1 1 1 の判定結果に従って、入出力制御回路 1 0 7 の動作制御を行う。

【 0 0 2 5 】

したがって、入出力制御回路 1 0 7 は、システム制御回路 1 1 2 の制御に従って、上述のようにして記憶装置 1 1 0 に蓄積した画像データを圧縮伸長回路 1 0 9 を介して、画像データの印刷出力を行うプリンタ装置 1 0 2 に供給する。

【 0 0 2 6 】

プリンタ装置 1 0 2 は、入出力制御回路 1 0 7 からの画像データを印刷出力する。

【 0 0 2 7 】

〔複写処理〕

つぎに、図 2 を用いて、システム制御回路 1 1 2 による複写処理について説明する。図 2 は、複写処理の手順を示すフローチャートである。

【 0 0 2 8 】

図 2 のように処理を行なうための制御プログラムは ROM 1 1 3 に予め格納されており、システム制御回路 1 1 2 により読み出され実行される。なお、この制御プログラムは、複写機能を実現するためのものであり、この複写機能は、画像入出力処理装置 1 0 0 が有する機能の一部である。

【 0 0 2 9 】

システム制御回路 1 1 2 により、ROM 1 1 3 に格納されている制御プログラムが読み出され実行されると、ステップ S 2 0 1 として、まず、画像読込指示が、入出力制御回路 1 0 7 を介して、例えばスキャナ回路 1 0 1 に発行される。これにより、スキャナ回路 1 0 1 は、図示していない原稿上の画像を、デジタル方式の画像データ（以下、イメージデータと言う）として読み取る。次にステップ S 2 0 2 に進み、このイメージデータが、入出力制御回路 1 0 7 に入力され、入出力制御回路 1 0 7 の制御により、バッファメモリ回路 1 0 8 に記憶される。

【 0 0 3 0 】

次に、システム制御回路 1 1 2 は、バッファメモリ回路 1 0 8 に記憶されたイメージデータを記憶装置 1 1 0 に蓄積するように、入出力制御回路 1 0 7 に指示を与える。これにより、入出力制御回路 1 0 7 は、バッファメモリ回路 1 0 8 からイメージデータを読み出し、圧縮伸長回路 1 0 9 に供給する。圧縮伸長回路 1 0 9 は、入出力制御回路 1 0 7 により供給されたイメージデータを、所定の圧縮方式で圧縮して（ステップ S 2 0 3）、記憶装置 1 1 0 に蓄積する（ステップ S 2 0 4）。

【 0 0 3 1 】

次に、システム制御回路 1 1 2 は、入出力制御回路 1 0 7 を介して、スキャナ回路 1 0 1 により次の画像が読み取られ入力されたか否かを認識する（ステップ S 2 0 5）。例えば、スキャナ回路 1 0 1 に自動原稿搬送器（図示せず）が接続されており、その自動原稿搬送器により複数の原稿が搬送され原稿上の画像が読み取られる場合、自動原稿搬送器の原稿載置センサ等の出力により、システム制御回路 1 1 2 は、次の原稿があるか否かを認識し、次の原稿があった場合には、上述したステップ S 2 0 1 以降の処理を繰り返し行うような動作制御を行う。このとき、記憶装置 1 1 0 には、複数のイメージデータが蓄積されることになるが

、各イメージデータのアドレス管理は、システム制御回路 1 1 2 により行われる。

【 0 0 3 2 】

上述のように、スキャナ回路 1 0 1 により読み取られたイメージデータが全て記憶装置 1 1 0 に蓄積されると、システム制御回路 1 1 2 は、記憶装置 1 1 0 に蓄積されたイメージデータを読み出して判定回路 1 1 1 に供給するように、入出力制御回路 1 0 7 に指示を与える。指示を受けた入出力制御回路 1 0 7 は、記憶装置 1 1 0 の読出動作を制御することで、記憶装置 1 1 0 に蓄積されたイメージデータのうち、蓄積順に従った 1 つのイメージデータを圧縮伸長回路 1 0 9 に与える。圧縮伸長回路 1 0 9 は、記憶装置 1 1 0 からのイメージデータを所定の伸長方式で伸長する。この圧縮伸長回路 1 0 9 で伸長されたイメージデータは、入出力制御回路 1 0 7 の制御により、判定回路 1 1 1 に供給される。

【 0 0 3 3 】

ステップ S 2 0 6 において、判定回路 1 1 1 は、イメージデータが特定画像であるか否かを判定する。図 3 は、ステップ S 2 0 6 の内容を更に詳細に示すフローチャートである。イメージデータが判定回路 1 1 1 に供給されると、ステップ S 2 0 6 1 で、電子透かし検出部 1 1 1 a により、イメージデータに予め挿入された特定の電子透かし情報があるか否かを判定する。そして、イメージデータに電子透かし情報が埋めこまれていないと判定されるとステップ S 2 0 6 2 に進み、今度は、特徴抽出部 1 1 1 b により、イメージデータの特徴を抽出し、その特徴データと、予め保持された特定画像の特徴データとを比較することで、その類似度によりイメージデータが特定画像であるか否かを判定する。この判定回路 1 1 1 の判定結果は、システム制御回路 1 1 2 に供給され、ステップ S 2 0 7 に進む。

【 0 0 3 4 】

システム制御回路 1 1 2 は、入出力制御回路 1 0 7 に指示し、判定回路 1 1 1 の判定結果により、イメージデータが特定画像であった場合、イメージデータを記憶装置 1 1 0 から消去するか、或いはイメージデータから修正画像を生成する加工処理を行って記憶装置 1 1 0 に記憶するように、入出力制御回路 1 0 7 に指

示を与える。これにより、入出力制御回路 1 0 7 は、記憶装置 1 1 0 からイメージデータを消去、或いは修正する。

【 0 0 3 5 】

加工処理は例えば、記憶装置 1 1 0 より読み出されたイメージデータに圧縮伸長回路 1 0 9 で伸長処理を行った後、例えば予め保持された特定パターンを付加して再度圧縮伸長回路 1 0 9 で圧縮して記憶装置 1 1 0 に蓄積するというものである。上述のようなステップ S 2 0 6 の判定処理、及びその判定結果に従ったステップ S 2 0 7 の処理は、記憶装置 1 1 0 に蓄積されているイメージデータ全てに対して行われる。

【 0 0 3 6 】

次に、システム制御回路 1 1 2 は、例えば、MMI 回路 1 1 4 により設定した印刷部数を認識し、その設定された印刷部数分のプリンタ装置 1 0 2 での印刷出力を終了したか否かを判別する（ステップ S 2 0 8）。

【 0 0 3 7 】

そして、システム制御回路 1 1 2 は、ステップ S 2 0 8 の判別の結果、最終部数まで印刷出力が終えていない場合には、記憶装置 1 1 0 に蓄積されたイメージデータを読み出すように、入出力制御回路 1 0 7 に指示を与える。これにより、入出力制御回路 1 0 7 は、記憶装置 1 1 0 の読出動作を制御することで、記憶装置 1 1 0 に蓄積されたイメージデータのうち、蓄積順に従った 1 つのイメージデータを圧縮伸長回路 1 0 9 に与える（ステップ S 2 0 9）。圧縮伸長回路 1 1 0 9 は、記憶装置 1 1 0 からのイメージデータを所定の伸長方式で伸長する（ステップ S 2 1 0）。

【 0 0 3 8 】

次に、入出力制御回路 1 0 7 は、ステップ S 2 1 0 で圧縮伸長回路 1 0 9 により伸長されたイメージデータをバッファメモリ回路 1 0 8 に記憶する（ステップ S 2 1 1）。

【 0 0 3 9 】

次に、システム制御回路 1 1 2 は、プリンタ装置 1 0 2 で印刷出力を行うように、入出力制御回路 1 0 7 に指示を与える。これにより、入出力制御回路 1 0 7

は、ステップS211でバッファメモリ回路108に記憶したイメージデータを読み出してプリンタ装置102に供給し、プリンタ装置102は、入出力制御回路107により供給されたイメージデータを印刷出力する（ステップS212）。

【0040】

次に、システム制御回路112は、入出力制御回路107を介して、記憶装置110に蓄積された全てのイメージデータが読み出され印刷出力し終えたか否かを判別する（ステップS213）。

【0041】

そして、システム制御回路112は、ステップS213の判別の結果、全てのイメージデータを印刷し終えていない場合には、上述したステップS209以降の処理を繰り返し行うような動作制御を行う。

【0042】

これにより、記憶装置110に蓄積された全てのイメージデータは、蓄積順に読み出されて、プリンタ装置102で印刷出力される。

【0043】

上述のようにして、記憶装置110に蓄積された全てのイメージデータの印刷出力が終了すると、システム制御回路112は、ステップS213の判別の結果により、これを認識してステップS208の判別処理に戻り、再度、最終部数までの印刷出力をし終えたか否かを判別する。そして、システム制御回路112は、ステップS208の判別の結果、最終部数までの印刷を終了した場合に、本処理を終了し、未だ終了していない場合には、上述したステップS209以降の処理を繰り返し行うような動作制御を行う。

【0044】

したがって、1部数のみの印刷出力の場合は、記憶装置110に蓄積されたイメージデータの数だけ、ステップS209～ステップS212の処理が繰り返し行われることで、記憶装置110から蓄積順にイメージデータが読み出されて、プリンタ装置102から順次印刷出力される。このとき、特定画像と判定されたイメージデータについては、記憶装置110には蓄積されていないため、プリン

タ装置102から印刷出力されないことになるか、或いはイメージデータから修正された修正画像が印刷出力される。

【0045】

なお、ここでは、スキャナ回路101で読み取ったイメージデータを入出力制御回路107に入力したが、PDL回路104により得られたイメージデータを入出力制御回路107に入力してもよく、この場合は、ホスト106で生成されたイメージデータは、例えば、SCSI (Small Computer System Interface) や TCP (Transmission Control Protocol) / IP (Internet Protocol) 等の汎用プロトコル制御により、インターフェース回路105を介してPDL回路104に転送される。システム制御回路112は、PDL展開指示を入出力制御回路107を介してPDL回路104に発行する。これにより、PDL回路104は、ホスト106から転送されてきたイメージデータ（PDLデータ：PDLで記述されたデータ）をビットマップに展開する。

【0046】

PDL回路104によりビットマップに展開されたイメージデータ（展開画像）は、入出力制御回路107に入力され、入出力制御回路107の制御により、バッファメモリ回路108に記憶されることになる。

【0047】

また、さらに、ファクシミリ回路103により受信されたイメージデータ（ファクシミリイメージデータ）が入出力制御回路107に入力されてもよく、この場合には、PDL回路104でビットマップに展開したイメージデータを、ファクシミリ回路103により受信したファクシミリイメージデータと置き換えて、動作することになる。

【0048】

〔判定処理〕

つぎに、判定回路111で行われる判定処理（ステップS206）について詳細に説明する。

【0049】

上述したように判定回路111には、電子透かし検出部111aと特徴抽出部

1 1 1 b とが含まれ、2 種類の判定処理が行うことが可能である。以下に、それぞれの判定処理について分けて説明する。

【 0 0 5 0 】

＜電子透かしを利用した判定処理＞

まず、第 1 の判定処理として、電子透かし検出部 1 1 1 a により、電子透かしを検出することによって特定画像か否かを判定する処理について、図 4 を用いて説明する。

【 0 0 5 1 】

まず、ステップ S 4 0 1 で入力画像をブロック分割し、ブロック毎にフーリエ変換を施し周波数成分を抽出する。

【 0 0 5 2 】

この結果得られた周波数領域の入力画像は、ステップ S 4 0 2 で、振幅スペクトルと位相スペクトルに分離され、この振幅スペクトルに含まれるレジストレーション信号を検出する。

【 0 0 5 3 】

一般に、低周波成分への信号の埋め込みは、高周波成分への信号の埋め込みに比べ人間の視覚特性からノイズとして認識されやすい。また、一方で、高周波成分への信号の埋め込みは、JPEG 圧縮などの非可逆圧縮方式のローパスフィルタ的な効果によって、除去されることがある。

【 0 0 5 4 】

これらの欠点を踏まえ、レジストレーション信号は、人間の知覚には認識されにくい第 1 の周波数レベル以上であって、非可逆圧縮、伸長により除去されない第 2 の周波数レベル以下の中間レベルの周波数へのインパルス信号により埋め込まれている。

【 0 0 5 5 】

レジストレーション検出では、振幅スペクトルに含まれる中間レベルの周波数領域のインパルス性の信号を抽出する。

【 0 0 5 6 】

抽出されたインパルス信号の座標から、入力画像のスケーリング率を算出する

。電子透かしを検出する判定回路 1 1 1 では、スケーリングが行われていない判定対象画像の、どの周波数成分にインパルス信号が埋め込まれているかを予め認識している。

【 0 0 5 7 】

ステップ S 4 0 3 では、この予め認識している周波数と、インパルスが検出された周波の比によりスケーリング率を算出する。例えば予め認識している周波数を a 、検出されたインパルスの信号の周波数を b とすると a/b のスケーリングが施されていることが分かる。これは公知のフーリエ変換の性質である。

【 0 0 5 8 】

そして、ステップ S 4 0 4 で、このスケーリング率により入力画像に含まれる電子透かしを検出するためのパターンのサイズを決定し、このパターンを用いた畳み込みを行なうことでデジタル画像データに含まれる電子透かしを検出する。

【 0 0 5 9 】

なお、電子透かしは、入力画像を構成するいずれの成分に付加されていてもよいが、本実施形態では人間の視覚上もっとも鈍感である青成分に付加されていて、この場合パターン検出は青成分において行われるものとする。

【 0 0 6 0 】

ただし、可視の色成分ではない特定周波数成分に電子透かしが埋め込まれている場合には、入力画像をフーリエ変換した後の特定周波数に対して電子透かしを検出するよう処理を行なってもよい。

【 0 0 6 1 】

<特徴抽出を利用した判定処理>

次に第 2 の判定処理について説明する。例えば、スキャナ回路 1 0 1 により読み取られる入力画像がカラー画像のデータである場合、判定回路 1 1 1 により、その入力画像と、特定画像とを、共通色空間にて、画素単位で、比較する。

【 0 0 6 2 】

判定回路 1 1 1 は、図 5 に示すように、入出力制御回路 1 0 7 (図 1) からのイメージデータが供給される判定 ROM 1 5 1 と、判定 ROM 1 5 1 の出力が供給される積分器 1 5 2 と、積分器 1 5 2 の出力が供給される判別回路 1 5 3 と、

判別回路153によりアクセスされるメモリ154とを備えており、判別回路153の出力がシステム制御回路112（図1）に供給されるようになされている。

【0063】

判定ROM151は、入出力制御回路107からのイメージデータを入力して、データX(i)を読み出し、積分器152に供給する。このとき、入力画像の色空間データが特定画像の色空間データに含まれている場合には「1」の数値を、含まれていない場合には「0」の数値を、データX(i)として積分器152へ入力する。

【0064】

積分器152は、判定ROM151からのX(i)を用いて、

$$Y(i) = AY(i-1) + 255(1-A)X(i)$$

$$i = 1, 2, 3, \dots, 0 < A < 1$$

なる式に示される演算を行い、積分値Y(i)を判別回路153に供給する。

【0065】

判別回路153は、積分器152の出力である積分値Y(i)が、予め設定されている数値（設定値A）以上である画素数を求める。これにより、入力画像中に特定画像と思われる領域の画素数が算出されることになる。

【0066】

ここで、積分値Y(i)を用いているのは、入力画像が特定画像の色空間データに含まれる場合、ある程度画素が連続して含まれるようになるため、積分することで、散発的に含まれる画素をふるいにかけるためである。

【0067】

判別回路153は、上述のようにして算出された画素数が、予め設定されている値（設定値B）以上である場合、入力画像が特定画像の色空間をある程度の領域含む画像であり、特定画像である可能性が高いことを認識し、さらに、その類似度の判定処理を行う。

【0068】

すなわちこの場合、判別回路153は、例えば、色空間の任意の色を、メモリ

154のアドレスに相当させ、積分器152の出力である積分値 $Y(i)$ が、設定値A以上である画素の色に相当するメモリ154上のアドレスに「1」を記憶し、これを入力画像の画素全てに対して行う。

【0069】

そして、判別回路153は、メモリ154上で「1」に記憶された画素数を計数し、その計数値が予め設定されている値（設定値C）以上であれば、入力画像が特定画像と類似していると判定し、その判定結果をシステム制御回路112に供給する。

【0070】

このようにして、判別回路153により類似度を判定することで、積分器152の出力である積分値 $Y(i)$ の計数値が同一色を複数計数する場合による重複を避け、特定画像の色空間を広い範囲にわたり含んでいるか否かを判定することができる。

【0071】

[判定回路の他の動作]

次に、判定回路111の他の動作について説明する。図6は、判定回路111で行なわれる処理を示すフローチャートである。

【0072】

図3では、第1の判定処理（ステップS2061）を行い、入力画像が特定画像でなかった場合のみ、第2の判定処理（ステップS2062）を行った。しかし、判定回路111で行われる動作はこれに限定されるものではなく、図6（a）～（d）のような動作を行なってもよい。

【0073】

図6（a）は、先に第2の判定処理（ステップS2062）を行い、入力画像が特定画像でなかった場合のみ、第1の判定処理（ステップS2061）を行う。図3及び図6（a）は、言い換えると、何れかの判定処理により、入力画像が特定画像であった場合に、その他の判定処理を省略するというものである。

【0074】

入出力処理装置100が複写機能を実現する場合は、特定画像を複写しないよ

うにすることが目的であるため、したがって、判定処理如何にかかわらず入力画像が特定画像であるかを判定すれば良いので、このように処理を進めることは有効である。

【 0 0 7 5 】

次に図 6 (b) は、判定回路 1 1 1 において、第 1 の判定処理のみ行うもので、また、図 6 (c) は第 2 の判定処理のみ行うものである。これらは、どちらかの判定処理が、不要になった場合、不要な判定処理を行わないようにするためである。

【 0 0 7 6 】

当初、特定画像であったものが、その後、その役目を終えて、特定画像としての意味がなくなった場合の判定回路 1 1 1 に相当する。

【 0 0 7 7 】

図 6 (d) は、まず第 2 の判定処理を行い、入力画像が特定画像であった場合のみ、第 1 の判定処理を行うものである。

【 0 0 7 8 】

これは、例えば、第 2 の判定処理によって、入力画像が特定画像であるということが判定されるが、さらに第 1 の判定処理を行い、さらに詳しい情報を得るためである。これは、例えば、ホスト 1 0 6 から印刷出力する場合で、特定画像と判定された場合、電子透かし情報を判定処理して著作権、所有権等の詳しい情報を吸い上げる場合に有効である。

【 0 0 7 9 】

これらの判定回路 1 1 1 の各動作は、MMI 回路 1 1 4 (図 1) により、設定できるように構成してもよく、その場合、各判定処理の有無、或いは、各判定処理の順序を設定することにより、図 3 又は図 6 (a) ~ (d) の内、任意の処理手順を選択可能である。MMI 回路 1 1 4 により設定された各動作を表す情報は、システム制御回路 1 1 2 に供給され、システム制御回路 1 1 2 により判定回路 1 1 1 の動作を制御する。

【 0 0 8 0 】

また、判定動作の設定を、ホスト 1 0 6 からも行えるように構成してもよい。

すなわち、ホスト 1 0 6 は、LAN 等に接続されたインターフェース回路 1 0 5 を介して入出力制御回路 1 0 7 と接続されたシステム制御回路 1 1 2 との通信が可能であるから、判定回路 1 1 1 の各動作を表す情報をホスト 1 0 6 より設定し、システム制御回路 1 1 2 に通信すればよい。これにより制御回路 1 1 2 は判定回路 1 1 1 の動作を制御して、いずれかの判定動作を実行する。

【0081】

なお、これらの設定に関しては、入出力処理装置を管理する管理者により行われるべき性質のものであり、一般の利用者が、設定変更できないように、例えば、パスワードを入力しないと設定モードに移行できない構成としてもよい。

【0082】

なお、上記図 1 では、第 1 の判定処理を電子透かし検出部 1 1 1 a、第 2 の判定処理を特徴抽出部 1 1 1 b、というように、共にハードウェアで行うこととしたが、これに限定されるものではなく、第 1 の判定処理は電子透かし情報の詳細解析を行うため、ソフトウェアで行い、第 2 の判定処理はパフォーマンスを優先するためハードウェアで行ってもよい。更に、共にソフトウェアで行なっても良い。

【0083】

本実施の形態では、入力画像を一旦記憶装置 1 1 0 に蓄積し、入力画像が特定画像であった場合には、入力画像を消去あるいは修正したが、入力画像を記憶装置 1 1 0 に蓄積する前に、入力画像が特定画像かどうかを判定して、入力画像が特定画像であった場合には、その入力画像は、記憶装置 1 1 0 に蓄積しないか、或いは、加工処理を行って蓄積するようにしてもよい。

【0084】

また、本実施の形態では、プリンタ装置 1 0 2 で印刷出力するイメージデータの順番は、記憶装置 1 1 0 に蓄積した順でも、或いは、MMI 回路 1 1 4 により指定することで適宜入れ替えした順でもよい。

【0085】

なお、ここでは、判定回路 1 1 1 の判定処理として、二つの判定処理を例にあげて、説明したが、これに限らず、他のアルゴリズムに従って、その判定を行う

ようにしてもよいし、また、判定処理は二つに限定されること無く、複数の判定処理を行うようにしても良い。

【 0 0 8 6 】

上述のように、本実施の形態では、入力画像が特定画像と判定された場合には、その入力画像を記憶装置 1 1 0 に蓄積しないようにするかあるいはその入力画像を修正して蓄積するよう構成したことにより、偽造行為を確実に防止することができる。

【 0 0 8 7 】

また、各々の判定処理の有無、或いは、判定処理の順序を設定可能とすれば、不要な判定処理が削減される。更に画像の供給方法毎に設定可能とすれば、画像の供給方法に適合した判定処理を行うことができる。

【 0 0 8 8 】

また、本実施の形態では、複写機能であるスキャナ回路 1 0 1 で読み取ったイメージデータをプリンタ装置 1 0 2 で印刷出力するようにしたが、これに限らず、スキャナ回路 1 0 1 で読み取ったイメージデータをホスト 1 0 6 に転送するようにしてもよい。

【 0 0 8 9 】

具体的には、先ず、図 2 に示したように、スキャナ回路 1 0 1 により読み取ったイメージデータを一旦記憶装置 1 1 0 に蓄積し、その蓄積したイメージデータに対して特定画像か否か判定し、記憶装置 1 1 0 に蓄積された特定画像の消去、修正を行う。

【 0 0 9 0 】

次に、記憶装置 1 1 0 からイメージデータを読み出し、圧縮伸長回路 1 0 9 により伸長処理を行った後、入出力制御回路 1 0 7 により、その伸長処理を行ったイメージデータをインターフェース回路 1 0 5 を介してホスト 1 0 6 に転送する。この動作を転送すべきイメージデータがなくなるまで繰り返し行う。

【 0 0 9 1 】

したがって、ホスト 1 0 6 には、特定画像でないイメージデータのみが転送されることになる。或いは、特定画像と判定されたイメージデータについては、加

工処理又は修正が加えられたものが転送されることになる。これにより、偽造行為を確実に防止することができる。

【 0 0 9 2 】

なお、ホスト 1 0 6 へイメージデータを転送する際、圧縮伸長回路 1 0 9 により伸長処理を行わずに、記憶装置 1 1 0 から読み出したイメージデータをそのまま転送するようにしてもよい。この場合には、ホスト 1 0 6 側で伸長処理を行うようにする。これにより、ホスト 1 0 6 への転送時間を短縮することができる。

本実施の形態では、入力画像が特定画像であるか否かの判定結果によって、記憶媒体での画像の書込及び読出の動作制御を行うように構成したことにより、入力画像が特定画像であった場合には、記憶媒体には、特定画像でない入力画像のみが記憶される、或いは、特定画像である入力画像については修正処理が行われたものが記憶されるように構成したことにより、特定画像と同じ入力画像の出力を確実に防ぐことができる。特定画像を有価証券や紙幣等の画像に設定することで、その特定画像と同じ画像が入力されても、その入力画像は出力されないことになるため、有価証券や紙幣等の偽造行為を確実に防止することができる。さらには、各々の判定処理の有無、或いは、判定処理の順序を設定可能とすれば、不要な判定処理が削減され、判定処理時間が削減できる。またさらに、画像の供給方法毎に設定すれば、画像の供給方法に適合した判定処理を設定することができるため、パフォーマンスの優れた画像入出力装置が実現可能である。

【 0 0 9 3 】

（第 2 の実施の形態）

本発明に係る画像入出力装置の第 2 の実施の形態として、図 7 に示すようなカラー複写機 7 0 0 について説明する。上記第 1 の実施の形態は、プリンタ装置及び記憶装置を外部に接続された画像入出力処理装置 1 0 0 に本発明を適用したのに対し、本実施の形態は、カラー複写機 7 0 0 に本発明を適用した点について異なる。

【 0 0 9 4 】

図 7 に示すように、このカラー複写機 7 0 0 は、読み取られるべき原稿 7 0 2 が設置される原稿台ガラス 7 0 1 と、原稿台ガラス 7 0 1 に設置された原稿 7 0

2を照射するように設けられた照明703と、光学系707と、原稿702からの光を光学系707に導くミラー704～706と、光学系707からの光が結像される撮像素子708と、ミラー704及び照明703を含む第1のミラーユニット710、及びミラー705～706を含む第2のミラーユニット711を各々駆動するモータ709と、撮像素子708の出力が供給される画像処理回路712と、画像処理回路712の出力が供給される半導体レーザ713～716と、半導体レーザ713～716の各出力が対応して供給されるポリゴンミラー717～720と、ポリゴンミラー717～720各出力が対応して供給される感光ドラム725～728と、感光ドラム725～728上にトナーを供給する現像器721～724と、用紙カセット729～731と、手差しトレイ732と、転写ベルト734と、用紙カセット729～731又は手差しトレイ732により給紙された用紙を転写ベルト734上に導くレジストローラ733と、転写ベルト734上の用紙に感光ドラム725～728で転写されたトナーを定着させる定着器735と、定着器735によりトナーが定着された用紙を排紙する排紙トレイ736とを備えている。

【0095】

カラー複写機700は、図1に示した画像入出力装置100の機能を有するものであり、原稿台ガラス701、照明703、光学系707、撮像素子708、第1のミラーユニット710、第2のミラーユニット711、及びモータ709等は、画像の読み取り部分であり、図1のスキヤナ回路101に相当する。また、画像処理回路712は、印刷するための画像信号を出力する部分であり、図1のファクシミリ回路103、PDL回路104、インターフェース回路105、入出力制御回路107、バッファメモリ回路108、圧縮伸長回路109、記憶装置110、判定回路111、及びシステム制御回路112等に相当する。さらに、半導体レーザ713～716、ポリゴンミラー717～720、感光ドラム725～728、用紙カセット729～731、手差しトレイ732、転写ベルト734、レジストローラ733、定着器735、排紙トレイ736は、画像を印刷出力する部分であり、図1のプリンタ装置102に相当する。

【0096】

以下にカラー複写機700の動作について説明する。

【0097】

原稿台ガラス701上に、読み取られるべき原稿702が載置される。この原稿702は、照明703により照射され、これによる原稿702の反射光は、ミラー704、705、706を順次介して光学系707により撮像素子708の撮像面上に結像される。

【0098】

このとき、モータ709は、ミラー704及び照明703を含む第1のミラーユニット710を速度Vで機械的に駆動すると共に、ミラー705及び706を含む第2のミラーユニット711を速度V/2で機械的に駆動する。これにより、原稿702の全面が走査されることになる。

【0099】

撮像素子708は、固体撮像素子（CCD：Charge Coupled Device）等となり、光学系707により結ばれた像を、光電変換により電氣的な画像信号に変換して、画像処理回路712に供給する。

【0100】

画像処理回路712は、撮像素子708からの画像信号に所定の処理を行って、印刷信号として出力するものであり、上述したようにして、原稿702が特定画像であるか否かが判別され、その判別結果に従った処理が行われる。これにより、原稿702が特定画像であった場合には、印刷信号が出力されない、或いは、加工処理が行われた印刷信号が出力されることになる。

【0101】

半導体レーザ713～716は、画像処理回路712が出力する印刷信号により駆動され、各々の半導体レーザ713～716によって発光されたレーザ光は、ポリゴンミラー717～720によって、感光ドラム725～728上に潜像を形成する。

【0102】

現像器721～724は、K、Y、C、Mのトナーによって、各々感光ドラム725～728上に形成された潜像を現像する。

【 0 1 0 3 】

このとき、用紙カセット 7 2 9 ～ 7 3 1、及び手差しトレイ 7 3 2 の何れかから給紙された用紙は、レジストローラ 7 3 3 を経て、転写ベルト 7 3 4 上に吸着され搬送される。

【 0 1 0 4 】

このときの給紙のタイミングと同期して、予め感光ドラム 7 2 5 ～ 7 2 8 上に各色のトナーが現像されるようになされており、用紙の搬送と共に、各色のトナーは用紙に転写される。

【 0 1 0 5 】

各色のトナーが転写された用紙は、転送ベルト 7 3 4 から分離搬送され、定着器 7 3 5 によって、用紙にトナーが定着され、排紙トレイ 7 3 6 から排紙される。

【 0 1 0 6 】

上述のように、本発明をカラー複写機 7 0 0 に適用すれば、設置された原稿 7 0 2 が特定画像であった場合、用紙に印刷されないか、或いは、加工処理が行われた画像が印刷されることになる。

【 0 1 0 7 】

したがって、確実に偽造行為を防止したカラー複写機 7 0 0 を提供することができる。

【 0 1 0 8 】

(第 3 の実施の形態)

本発明に係る画像入出力装置の第 3 の実施の形態として、図 8 に示すような情報処理装置 8 0 0 について説明する。上記第 1 の実施の形態は、プリンタ装置及び記憶装置を外部に接続された画像入出力処理装置 1 0 0 に本発明を適用したのに対し、本実施の形態は、情報処理装置 8 0 0 に本発明を適用した点について異なる。

【 0 1 0 9 】

この情報処理装置 8 0 0 は、図 8 に示すように、CPU 8 0 1、ROM 8 0 2、RAM 8 0 3、イメージスキャナ 8 0 7、記憶装置 8 0 8、ディスクドライブ

809、VRAM810、モニタ811、キーボード812、ポインティングデバイス813、プリンタ814、及びネットワーク回路815がバス816により接続され、相互にデータ授受するように構成されている。

【0110】

上述のような情報処理装置800は、上述した画像入出力処理装置100（図1）の機能を有するものであり、まず、CPU801は、情報処理装置800全体の動作制御を行う。このCPU801は、図1の入出力制御回路107、判定回路111及びシステム制御回路112等に相当する。

【0111】

ROM802には、ブートプログラムやBIOS (Basic Input/Output System) 等が予め格納されている。

【0112】

また、RAM803は、CPU801のワーク領域として使用され、一連の処理手順に対応する制御プログラム804と、画像の取込及び印刷時に使用するバッファエリア805、及び制御プログラム804を始めとして情報処理装置800全体の動作制御を行うためのオペレーティングシステム（OS）806が展開或いは確保されている。そして、RAM803に展開された制御プログラム804、例えば、図2に示したような制御プログラム等が、CPU801により実行されることで、情報処理装置800全体の動作制御が行われることになる。

【0113】

イメージスキャナ807は、図1のスキャナ回路101に相当し、画像を読み取る。

【0114】

記憶部808は、ハードディスク装置や光磁気ディスク装置等の大容量記憶装置であり、図1の記憶装置110に相当する。この記憶装置808には、上述のOS806等も予め格納されている。

【0115】

ディスクドライブ809は、可搬性の記憶媒体、例えば、フロッピーディスクからのデータの読み出しを行う。このディスクドライブ809にセットするフロ

ッピーディスク、或いは、記憶装置 8 0 8 の何れか一方に、上述した制御プログラム 8 0 4 が予め格納されており、CPU 8 0 1 により読み出されて RAM 8 0 3 上に展開されることになる。

【0 1 1 6】

VRAM 8 1 0 は、画面表示するビットマップイメージを展開するためのものであり、モニタ 8 1 1 は、この VRAM 8 1 0 上に展開されたビットマップイメージを表示する。

【0 1 1 7】

キーボード 8 1 2 は、各種情報を入力するためのものであり、ポインティングデバイス 8 1 3 は、モニタ 8 1 1 の表示画面上の所望とする位置を指定したり、メニュー画面等の各種メニューの中から所望とするメニューを選択するためのものである。これらのキーボード 8 1 2 及びポインティングデバイス 8 1 3 の各入力にも従って、CPU 8 0 1 は情報処理装置 8 0 0 全体の動作制御を行う。

【0 1 1 8】

プリンタ 8 1 4 は、図 1 のプリンタ装置 1 0 2 に相当し、イメージスキャナ 8 0 7 で読み取られた画像等を印刷出力する。

【0 1 1 9】

インターフェース回路 8 1 5 は、図 1 のインターフェース回路 1 0 5 に相当し、このインターフェース回路 8 1 5 により LAN 等で他のホストと接続される。例えば、他のホストより転送された PDL データは、CPU 8 0 1 により、ソフト処理にて、ビットマップに展開することが可能である。

【0 1 2 0】

上述のように、本発明を汎用の情報処理装置 8 0 0 に適用することで、例えば、イメージスキャナ 8 0 7 で読み取った画像、或いは、インターフェース回路 8 1 5 を介して転送されてきた画像をプリンタ 8 1 4 で印刷出力する場合に、その画像が特定画像であった場合、印刷出力されない、或いは、加工処理が行われた画像が印刷出力されることになる。したがって、確実に偽造行為を防止した情報処理装置 8 0 0 を提供することができる。

【0 1 2 1】

(他の実施の形態)

本発明は、図1や図7、図8に示したような1つの機器からなる装置内のデータ処理方法に適用しても、複数の機器から構成されるシステムに適用してもよい。

【0122】

また、本発明の目的は、上述した各実施の形態のホスト及び端末の機能を実現するソフトウェアのプログラムコードを記憶した記憶媒体を、システム或いは装置に供給し、そのシステム或いは装置のコンピュータ（又はCPUやMPU）が記憶媒体に格納されたプログラムコードを読みだして実行することによっても、達成されることは言うまでもない。

【0123】

この場合、記憶媒体から読み出されたプログラムコード自体が前述した各実施の形態の機能を実現することとなり、そのプログラムコードを記憶した記憶媒体は本発明を構成することとなる。

【0124】

プログラムコードを供給するための記憶媒体としては、ROM、フロッピーディスク、ハードディスク、光ディスク、光磁気ディスク、CD-ROM、CD-R、磁気テープ、不揮発性のメモ리카ード等を用いることができる。

【0125】

また、コンピュータが読みだしたプログラムコードを実行することにより、前述した実施の形態の機能が実現されるだけでなく、そのプログラムコードの指示に基づき、コンピュータ上で稼動しているOS等が実際の処理の一部又は全部を行い、その処理によって実施の形態の機能が実現される場合も含まれることは言うまでもない。

【0126】

さらに、記憶媒体から読み出されたプログラムコードが、コンピュータに挿入された拡張機能ボードやコンピュータに接続された機能拡張ユニットに備わるメモリに書き込まれた後、そのプログラムコードの指示に基づき、その機能拡張ボードや機能拡張ユニットに備わるCPUなどが実際の処理の一部又は全部を行い

、その処理によって前述した実施の形態の機能が実現される場合も含まれることは言うまでもない。

【 0 1 2 7 】

【発明の効果】

本発明によれば、確実に、かつ迅速に偽造行為を防止することができる画像入出力処理装置及び画像処理方法を提供することができる。

【図面の簡単な説明】

【図 1】

本発明の第 1 の実施の形態としての画像入出力処理装置の構成を示すブロック図である。

【図 2】

画像入出力処理装置で実行される処理プログラムを説明するためのフローチャートである。

【図 3】

画像入出力処理装置の判定処理の詳細手順を示すフローチャートである。

【図 4】

電子透かしを用いた特定画像の判定動作を説明するためのフローチャートである。

【図 5】

特徴抽出型の特定画像判定回路の構成を説明するブロック図である。

【図 6】

判定処理の他の手順を示すフローチャートである。

【図 7】

本発明の第 2 の実施の形態としてのカラー複写機の構成を示す概観図である。

【図 8】

本発明の第 3 の実施の形態としての情報処理装置の構成を示すブロック図である。

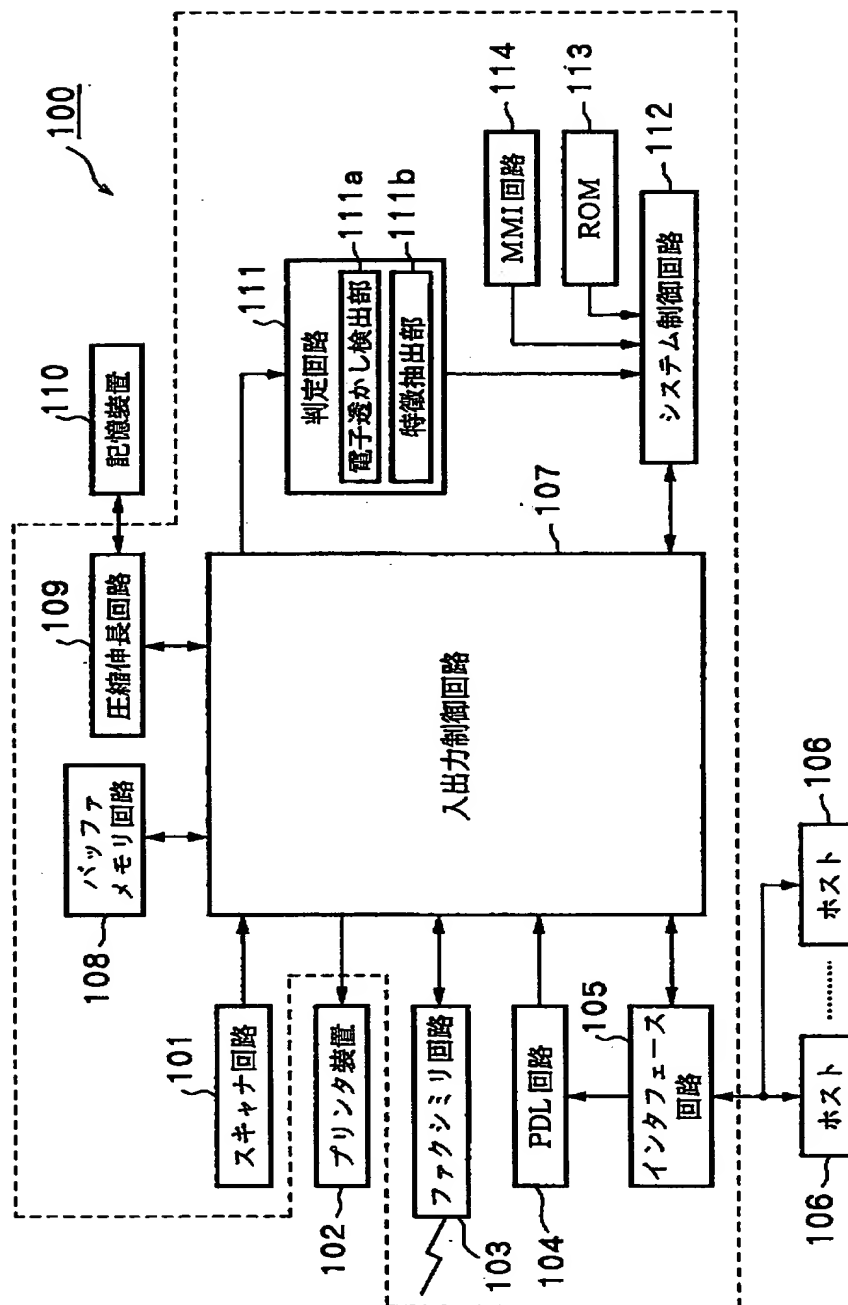
【符号の説明】

1 0 0 画像入出力処理装置

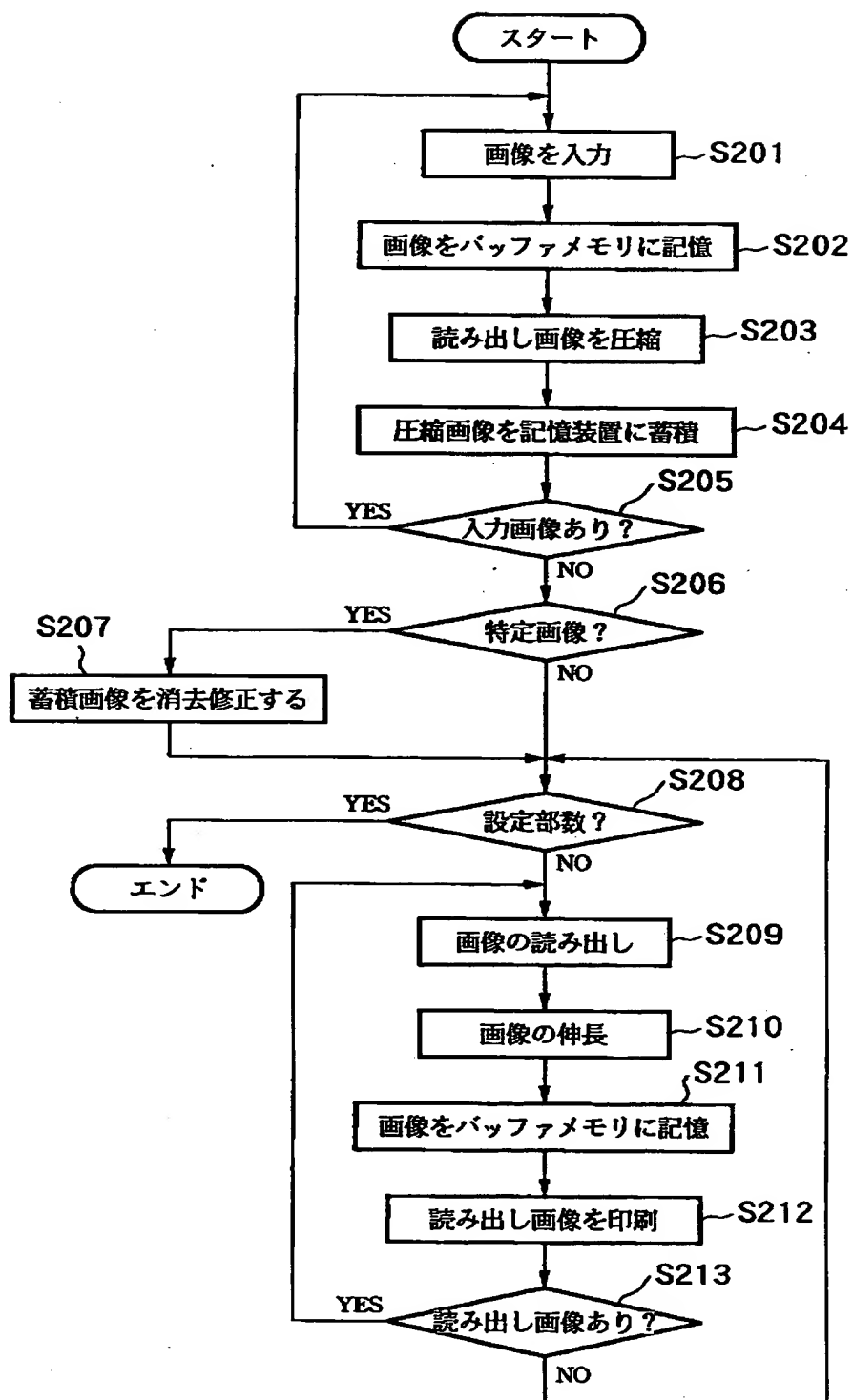
- 1 0 1 スキャナ回路
- 1 0 2 プリンタ装置
- 1 0 3 ファクシミリ回路
- 1 0 4 P D L 回路
- 1 0 5 インターフェース回路
- 1 0 6 ホスト
- 1 0 7 入出力制御回路
- 1 0 8 バッファメモリ回路
- 1 0 9 圧縮伸長回路
- 1 1 0 記憶装置
- 1 1 1 判定回路
- 1 1 2 システム制御回路
- 1 1 3 R O M
- 1 1 4 M M I 回路

【書類名】 図面

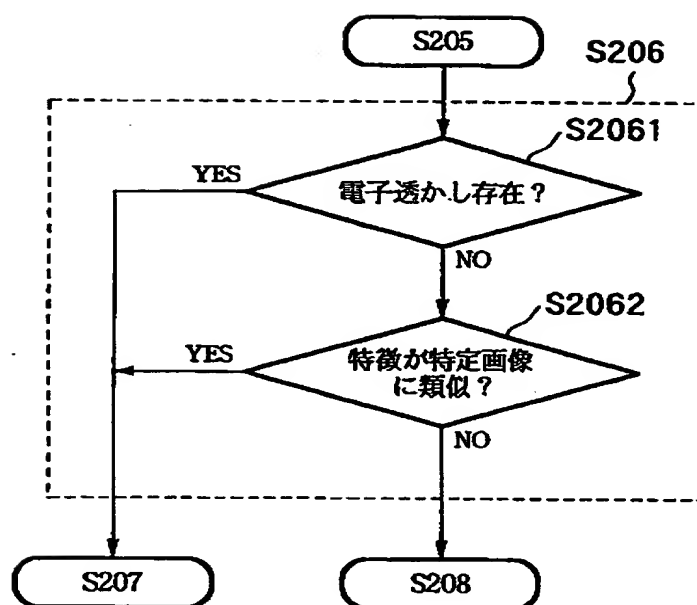
【図 1】



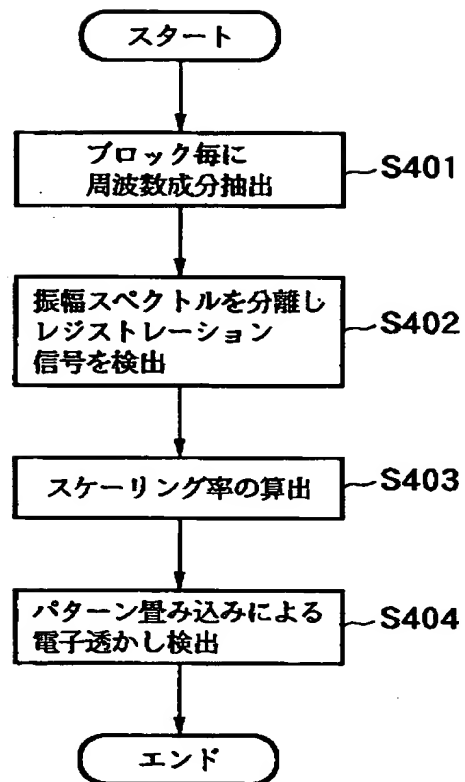
【図 2】



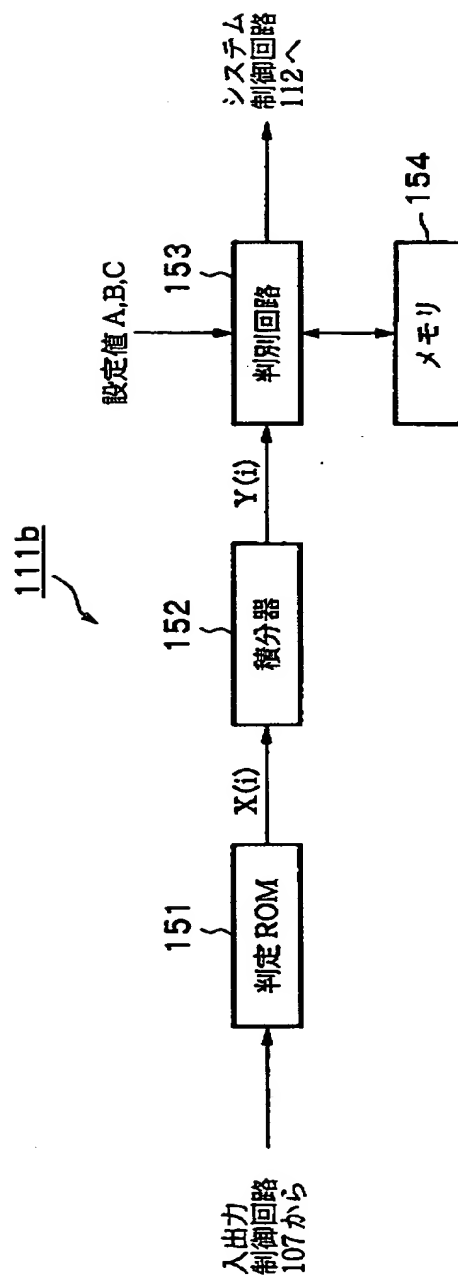
【図 3】



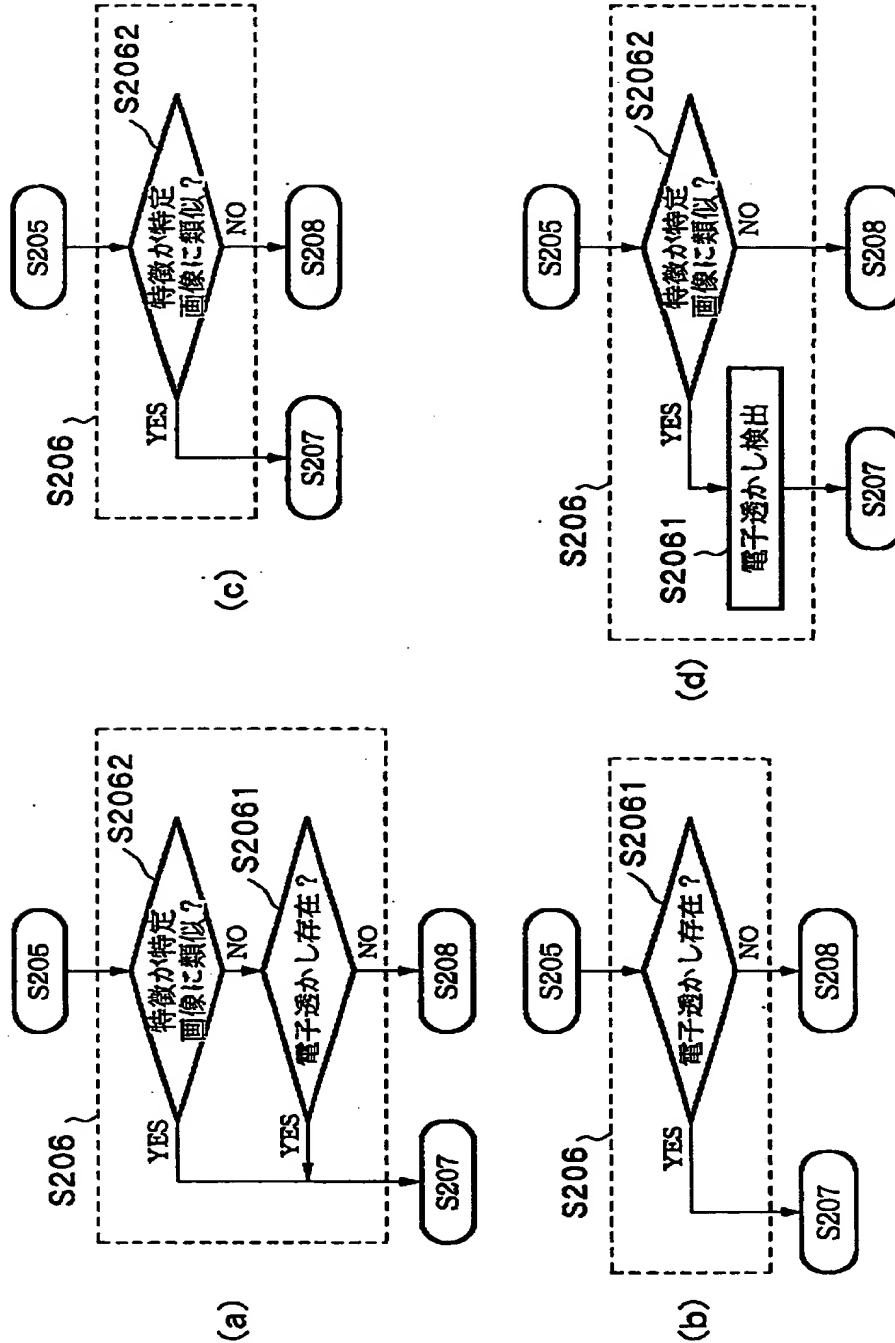
【図 4】



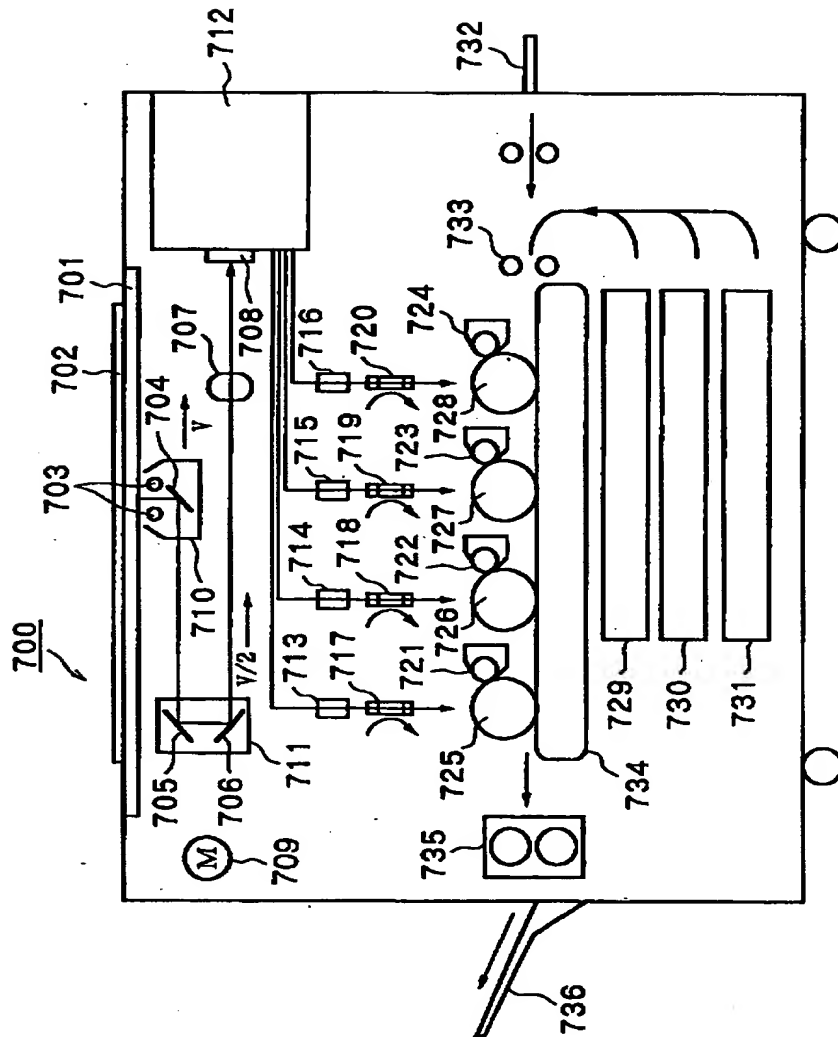
【図 5】



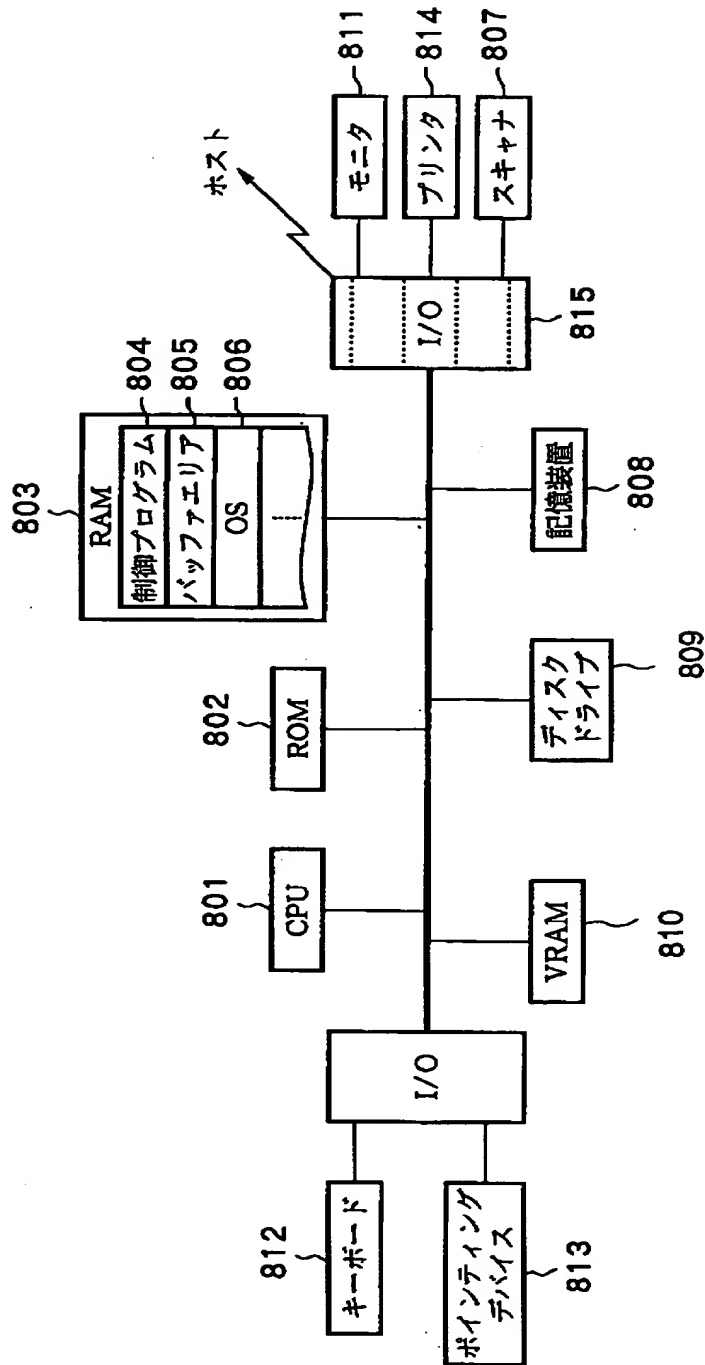
【図 6】



【图 7】



【図 8】



【書類名】 要約書

【要約】

【課題】 確実に、かつ迅速に偽造行為を防止することができる画像入出力処理装置及び画像処理方法を提供すること。

【解決手段】 画像データが特定画像であるか否かを複数種類の判定処理を用いて判定する判定回路 1 1 1 と、前記判定手段の判定結果に応じて、前記画像データの処理を制御する制御回路 1 1 2 と、を備える。判定回路 1 1 1 は、画像データに特定の電子透かし情報が埋め込まれているか否かの判定処理を行なう電子透かし検出部 1 1 1 a と画像データから得られた特徴と、予め設定された特定画像の特徴との類似度を判定する特徴抽出部 1 1 1 b とを有する。

【選択図】 図 1

出 願 人 履 歴 情 報

識別番号 [000001007]

1. 変更年月日	1990年 8月30日
[変更理由]	新規登録
住 所	東京都大田区下丸子3丁目30番2号
氏 名	キヤノン株式会社